

^

UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA

FACULTAD DE INGENIERÍA, ARQUITECTURA Y DISEÑO

Carrera: INGENIERO EN ELECTRÓNICA

Grupo: 332

Plan de Estudios: 2020-1

Ciclo Escolar: 2025-2

HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SABADO
8:00 - 9:00					Lab EyM 1 E35 LAB B	
9:00-10:00						
10:00 – 11:00				Calculo Multivariable	Ec. Diferen.	
11:00 – 12:00		EyM				
12:00 - 13:00		Metodología	Ec. Dif.	Ec Diferen	Taller de software para ingeniería Lab Computo LAB E45 REDES	Metodología virtual (2hr)
13:00 - 14:00						
14:00 - 15:00	Calculo Multivariable	Calculo Multivariable T	Metrología Eléctrica L1 E35 LAB A	Taller de software para ingeniería Computo LAB E34 B	Calculo Multivariable T	
15:00 - 16:00	Circuitos de Corriente Directa	Circuitos de corriente directa L1 E35 LAB A			Semiconductor	
16:00 - 17:00			Circuitos de Corriente Directa	HU		
17:00 - 18:00	Metrología Eléctrica	EyM		Semiconductor		
18:00 -19:00			Metrología Eléctrica E35 lab A			
19:00 - 20:00						

CLAVE	MATERIA	Et	HC	HT	HL	Cr	AI	MAESTRO DE CLASE	MAESTRO DE LAB1/TALLER1	MAESTRO DE LAB2/TALLER2
34948	Cálculo multivariable		2	3		7		Cecilia Rodríguez		
33537	Ecuaciones diferenciales		2	3		7		Adrián Arellano		
36152	Circuitos de Corriente Directa		2	2	2	8		Miguel Enrique Martínez	Miguel Enrique Martínez	
33538	Electricidad y Magnetismo		2	1	2	7		Fausto Abundiz Perez	Liliana Cardoza Avendaño	
33541	Metodología de la Investigación		1	2		4		Quevedo Robles Reina Vianey		
36153	Metrología Eléctrica		1	2	2	6		Dann de la Torre	Dann de la Torre	
36154	Semiconductores		2	2		6		Marcos Alan Cota		
36173	Taller de software para ingeniería		2	2		6		Abimael Salcedo		
TOTALES						47				

HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SABADO
07:00 - 08:00		Programación Visual L1 Computo LAB E34 B	Programación Visual T			
08:00 - 09:00	Circuitos de corriente alterna T		T Circuitos de corriente alterna	Electrónica Digital L1 E35 LAB B	Taller de circuitos impresos L1 Computo LAB E34 A	
09:00 - 10:00						
10:00 - 11:00	Electrónica Digital	Señales y sistemas	Electrónica Analógica T		Electrónica Analógica C	
11:00 - 12:00				HU		
12:00 - 13:00	Señales y Sistemas L1 Lab. Computo LAB E34 A	Electrónica Digital T	Señales y sistemas T	Electrónica Analógica L1 E35 LAB A	Programación Visual L1	
13:00 - 14:00					Computo LAB E34 B	
14:00 - 15:00	Taller de circuitos impresos Lab de computadoras Computo LAB E34 A	Teoría Electromagnética	Teoría Electromagnética		Circuitos de corriente alterna L1	
15:00 - 16:00					E35 LAB B	

CLAVE	MATERIA	Et	HC	HT	HL	Cr	AI	MAESTRO DE CLASE	MAESTRO DE LAB1/TALLER1	MAESTRO DE LAB2/TALLER2
36155	Señales y Sistemas		2	2	2	8		Humberto Cervantes de Avila		
36156	Electrónica Digital		2	2	2	8		Humberto Cervantes de Avila		
36157	Electrónica Analógica		2	2	2	8		Moisés Miranda Velasco		
36158	Circuitos de Corriente Alterna		2	1	2	7		Rosa Martha López Gutiérrez		
36159	Teoría Electromagnética		1	2		4		Jessica Estrada Lechuga		
36180	Programación Visual		1		4	6		Elizabeth Obiala		
36176	Taller de circuitos impresos			2	2	6		Moises Miranda		
TOTALES						47				

UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA
FACULTAD DE INGENIERÍA, ARQUITECTURA Y DISEÑO

Carrera: INGENIERO EN ELECTRÓNICA

Grupo: 352

Plan de Estudios: 2020-1

Ciclo Escolar: 2025-2

HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SABADO
11:00 - 12:00				HU		
12:00 - 13:00					Modelado y control T	
13:00 - 14:00	Legislación laboral e industrial			Modelado y control T		
14:00 - 15:00	Fluidos, onda y calor		Diseño Analógico Lab 1 E35 LAB B		Optoelectrónica LAB E35 LAB C	Tópicos de mejora continua vir 2 hrs
15:00 - 16:00		Fluidos, onda y calor		Diseño Analógico		
16:00 - 17:00	Tópicos de mejora continua	Optoelectrónica	Modelado y control Lab Lab Mecatrónica E36 C	Optoelectrónica	Diseño Analógico T	
17:00 - 18:00	Diseño Analógico	Legislación laboral e industrial	Legislación laboral e industrial	Sistema de microcontrolador Lab Mecatrónica E36 A	Diseño y Manufactura Asistido por Computadora L1 Lab Mecatrónica E36 A	
18:00 - 19:00	Diseño y Manufactura Asistido por Computadora Lab Mecatrónica E36 B	Microcontroladores L1 Lab. Mecatrónica E36 A	Sistema de microcontrolador Lab Mecatrónica E36 B			
19:00 - 20:00						
20:00 - 21:00	Tópicos de mejora continua					

CLAVE	MATERIA	Et	HC	HT	HL	Cr	AI	MAESTRO DE CLASE	MAESTRO DE LAB1/TALLER1	MAESTRO DE LAB2/TALLER2
36160	Modelado y control		2	2	2	8		Miguel Murillo	Miguel Murillo	
36162	Diseño Analógico		2	2	2	8		Miguel Enrique Martínez	Miguel Enrique Martínez	
36161	Sistemas de Microcontrolador		2	2	2	8		Everardo Inzunza González	Everardo Inzunza González	
33552	Administración			3		3	VIR	Cecilia Rodríguez Serrato		
36163	Fluidos, onda y calor		1	2		4		Jessica Estrada		
36179	Optoelectrónica		1	2	2	6		Jessica Estrada	Dann de la Torre	
34917	Tópicos de mejora continua			4		4		Ailed Maymes		
34918	Legislación laboral e industrial			3		5		Carlos López		
36181	Diseño y Manufactura Asistido por Computadora		2	2		6		Carlos Montañez		
	TOTALES					52				

UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA

FACULTAD DE INGENIERÍA, ARQUITECTURA Y DISEÑO

Carrera: INGENIERO EN ELECTRÓNICA

Grupo: 361

Plan de Estudios: 2020-1

Ciclo Escolar: 2025-2

HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SABA DO
07:00 -08:00	Red de computadoras LAB E34 A	Tecnología de montaje superficial	Tecnología de montaje superficial	Electrónica de Potencia C	Sistemas de gestión	
8:00 - 09:00	Sistemas de gestión	Control Digital T	Electrónica de Potencia C			
09:00 - 10:00						
10:00 - 11:00	Instrumentación Industrial T	Electrónica de Potencia L1 Lab Mecatrónica E36 A	Procesamiento Digital de Señales	Ingeniería Económica	Control Digital T Lab Mecatrónica E36 A	
11:00 -12:00				HU		
12:00 - 13:00	Ingeniería Económica	Control Digital L1 Lab Mecatronica A	Tecnología de montaje superficial	Red de computadoras Lab Computo LAB E34 A	Procesamiento Digital de Señales	
13:00 - 14:00					Instrumentación Industrial T	
14:00 -15:00	PDS L1 Computo LAB E34 B	Red de computadoras		Instrumentación Industrial L1 Lab Mecatrónica E36 A		
15:00 - 16:00						

CLAVE	MATERIA	Et	HC	HT	HL	Cr	AI	MAESTRO DE CLASE	MAESTRO DE LAB1/TALLER1	MAESTRO DE LAB2/TALLER2
36164	Control Digital		2	2	2	8		Miguel Murillo	Miguel Murillo	
36165	Procesamiento Digital de Señales		1	2	2	6		Carlos Gómez	Carlos Gómez	
36166	Electrónica de Potencia		2	2	2	8		Daniel Murillo		
36167	Instrumentación Industrial		1	2	2	6		Moisés Miranda	Moisés Miranda	
33556	Ingeniería económica		2	2		6		Ailed Mayes		
	Redes de computadora		2	3		7		Abraham Vergara		
36178	Tecnología de montaje superficial					6		Daniel Murillo		
	Sistemas de gestión		2	2		6		Aurora Razo		
	TOTALES					53				

HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SABADO
07:00 -08:00			Sistemas de comunicación	Inteligencia Artificial para electrónicos lab de computo E34 Sala D	Instrumentación Basada en Computadoras E34 Sala D	
08:00 - 09:00	Aplicaciones del caos en la ingeniería	Aplicaciones del caos en la ingeniería	Emprendimiento y liderazgo	Emprendimiento liderazgo	Automatización T	
09:00 -10:00					Instrumentación Basada en Computadoras E34 Sala D	
10:00 - 11:00	Sistemas Embebidos Lab Mecatrónica E36 A	Aplicaciones del caos en la ingeniería L1 MECATRONICA E36 B	Sistemas Embebidos Lab M trónica E36 A	HU		
11:00 - 12:00		Sistemas Embebidos				
12:00 - 13:00	Automatización C	Inteligencia Artificial para electrónicos Lab de computo E34 D	Sistemas de comunicación	Automatización L1 Lab Mecatrónica E36 A	Sistemas de comunicación Lab comunicaciones E36 C	
13:00 - 14:00						
14:00 -15:00	Comunicaciones digitales	Comunicaciones digitales LAB E36 A			Sistemas de comunicación	
15:00 -16:00						

CLAVE	MATERIA	Et	HC	HT	HL	Cr	AI	MAESTRO DE CLASE	MAESTRO DE LAB1/TALLER1	MAESTRO DE LAB2/TALLER2
36168	Automatización		1	2	2	6		Abimael Salcedo		
36169	Sistemas de Comunicación		2	2	2	8		Raúl Ramírez		
33560	Emprendimiento y liderazgo			4		4		Miguel Angel Murillo		
36170	Sistemas Embebidos		1		4	6		Everardo Inzunza		
36190	Aplicaciones del caos en la ingeniería		1	3	1	6		César Cruz		
36182	Instrumentación Basada en Computadoras		2	2		6		Daniel Murillo Escobar		
	Comunicaciones digitales		2		2	6		Roberto Conte		
	Inteligencia Artificial para electrónicos		2		2	6		Everardo Inzunza	Juan José Cetina	
	TOTALES		10			48				

UNIVERSIDAD AUTÓNOMA DE BAJA CALIFORNIA
FACULTAD DE INGENIERÍA, ARQUITECTURA Y DISEÑO

Carrera: INGENIERO EN ELECTRÓNICA

Grupo: 382

Plan de Estudios: 2020-1

Ciclo Escolar: 2025-2

HORA	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SABADO
14:00 - 15:00						
15:00 - 16:00		Formulación de proyectos T 201	Formulación de proyectos T 201			
16:00 –17:00	Seminario de Ingeniería 309		Formulación de proyectos T 309			
17:00 –18:00		Robótica LAB E36 C	Seminario de Ingeniería 309			
18:00 –19:00	Gestión y Estrategias de Mantenimiento 201					
19:00 – 20:00		Robótica LAB E36 C	Gestión y Estrategias de Mantenimiento 309			
20:00 –21:00						

CLAVE	MATERIA	Et	HC	HT	HL	Cr	AI	MAESTRO DE CLASE	MAESTRO DE LAB1/TALLER1	MAESTRO DE LAB2/TALLER2
36171	Gestión y Estrategias de Mantenimiento			5		5		Marcos Alan Cota Real		
36172	Formulación y Evaluación de proyectos		2	2		6		Ángel Ramírez Fuetes		
47504	Seminario de Ingeniería Electrónica		4			4		Liliana	Miguel Murillo	
	Robótica		2		2	6				
TOTALES						27				